

دانلودپاورپوینت حافظه داخلی

جهت مشاهده [دانلودپاورپوینت حافظه داخلی](#) به پایین همین صفحه مراجعه نمایید
تعداد صفحات : 11 صفحه



لطفا به نکات زیر در هنگام خرید دانلودپاورپوینت حافظه داخلی توجه فرمایید.

1- در این مطلب، متن اسلاید های اولیه دانلودپاورپوینت حافظه داخلی قرار داده شده است 2- به علت اینکه امکان درج تصاویر استفاده شده در پاورپوینت وجود ندارد، در صورتی که مایل به دریافت تصاویری از ان قبل از خرید هستید، می توانید با پشتیبانی تماس حاصل فرمایید 3- پس از پرداخت هزینه ، حداکثر طی 12 ساعت پاورپوینت خرید شده ، به ادرس ایمیل شما ارسال خواهد شد 4- در صورت مشاهده بهم ریختگی احتمالی در متون زیر ، دلیل ان کپی کردن این مطالب از داخل اسلاید ها میباشد ودر فایل اصلی این پاورپوینت، به هیچ وجه بهم ریختگی وجود ندارد 5- در صورتی که اسلاید ها داری جدول و یا عکس باشند در متون زیر قرار نخواهند گرفت

اسلاید ۱ :

حافظه

حافظه سیستم، مکانی است که در آنجا کامپیوتر برنامه‌های جاری و داده‌های مورد استفاده را نگهداری می‌نماید و به دلیل قدرتمند شدن دائمی نرم‌افزارها، حافظه سیستم با گام‌های پرشتاب، رو به افزایش است. ذخیره و بازیابی داده‌ها از یک بلوک بزرگ حافظه زمان بسیار بیشتری را نسبت به یک بلوک کوچک می‌طلبد. با یک حجم وسیعی از فضای حافظه اصلی بسیار زیاد می‌باشد و این امر، منجر به ایجاد لایه‌های اضافی کاشه در سلسله مراتب حافظه می‌گردد.

هنگامی که بحث سرعت دسترسی به حافظه مطرح می‌شود، همواره یک شکاف رو به افزایش بین پردازنده‌ها و تراشه‌های حافظه وجود دارد. این بدان معناست که پردازنده‌ها دائماً با زمان انتظار بیشتر برای خواندن و نوشتن داده‌ها روی حافظه اصلی مواجه هستند. یک راه حل، استفاده از حافظه کاشه بین حافظه اصلی و پردازنده و نیز استفاده از سیستم‌های الکترونیکی هوشمندتر برای تضمین این که ملزومات داده‌ای پردازنده از قبل در حافظه کاشه قرار می‌گیرد.

اسلايد ۲ :

حافظه اصلي

در سلسله مراتب حافظه، سطح سوم حافظه اصلي سيستم، Ram مي باشد. حافظه منبع موقتي نگهداري داده ها بوده و محيط حافظه اصلي قابل دسترسي توسط ديسك سخت مي باشد. اين حافظه به عنوان حافظه مياني بين ديسك سخت و پردازنده بكار مي رود. هرچه داده هاي بيشتري را بتوان در داخل حافظه Ram ذخيره نمود، سرعت اجراي PC افزايش خواهد يافت. حافظه اصلي از طريق باس هاي آدرس و داده به پردازنده منتقل مي شود. هر باس داراي يك تعداد مدار الكتريكي يا بيت است.

هر مبادله داده بين CPU و حافظه، يك سيكل باس نام دارد. تعداد بيت هاي داده اي كه يك CPU در طي يك سيكل باس واحد قادر به انتقال مي باشد، روي عملكرد كامپيوتر تاثير مي گذارد. حافظه اصلي از تراشه هاي DRam (ديناميكي) يا زم ديناميكي تشكيل مي شود. [۱]

اسلايد ۳ :

DRam

تراشه هاي DRam آرايه هاي مستطيل شكل بزرگي از سلول هاي حافظه اصلي با مدارهاي منطقي پشتيبان هستند كه براي خواندن و نوشتن داده ها در داخل آرايه ها مورد استفاده قرار مي گيرند. همچنين از يك مدار بازسازي داده ها براي حفظ جامعيت داده هاي ذخيره شده استفاده مي گردد.

اسلايد ۴ :

FPM DRam

در DRam استاندارد كه با زمان دسترسي ۶۰ يا ۷۰ نانوثانيه عرضه مي شوند، خواندن داده ها توسط واحد مديريت حافظه ابتدا با فعال كردن سطر متناظر از آرايه، سپس فعال كردن ستون مناسب ارزشيابي و انتقال داده ها انجام مي شود. سپس ستون مورد نظر نيز فعال شده كه باعث wait state ناخواسته مي شود كه CPU بايد منتظر بماند تا حافظه كار انتقال را به پايان برساند.

اسلايد ۵ :

EDO DRam

در سرعت هاي ۷۰, ۶۰, ۵۰ نانوثانيه عرضه مي شود. حافظه هاي EDO DRam نيازي به غيرفعال شدن ستون و خاموش شدن بافر خروجي بيش از آغاز انتقال داده بعدي ندارد و قادر است تا ۲۷% خواندن حافظه را سريعتر از FPU DRam انجام دهد.

اسلايد ۶ :

BDEO DRam

این نوع تکامل EDO DRam است که در آن، از EDO, FPU استفاده می‌کند و پیش از آنکه کنترلر بتواند داده‌ها را برای آغازگر بفرستد، بایستی منتظر آماده شدن آنها بماند.

BEDO این wait state را برطرف نموده و در نتیجه، عملکرد سیستم را تا ۱۰۰٪ نسبت به RFPU و ۵۰٪ بیشتر از EDO استاندارد بهبود می‌بخشد.

اسلاید ۷ :

SD Ram

حافظه جدیدتر (SDRam (Synchronous با شیوه متفاوتی نسبت به سایر انواع حافظه کار می‌کند. SDRam از این واقعیت که اکثر دسترسی‌های حافظه PC به صورت متوالی هستند، بهره گرفته و برای واکش (Fetch) تمام بیت‌ها در یک Burst (سیکل انتقال) با بیشترین سرعت ممکن، طراحی شده است.

در SDRam، یک on-chip burst counter به بخش ستون آدرس امکان می‌دهد که با سرعت بسیار زیادی افزایش یابد و این مساله باعث شده افزایش قابل توجهی در سرعت بازیابی اطلاعات در خواندن متوالی می‌گردد. کنترلر حافظه، موقعیت و اندازه بلوک حافظه مورد نیاز را تامین می‌کند و تراشه SDRam بیت‌ها را با بیشترین سرعتی که پردازنده قادر به دریافت آنهاست، تغذیه می‌کند. [ویژگی کلیدی SDRam، مزیت مهمی در مقایسه با سایر انواع حافظه ناهماهنگ (Asy) را به آن می‌دهد. امکان‌پذیر ساختن تحویل داده‌ها به خارج از تراشه با سرعت burst ۱۰۰ مگاهرتز به محض آنکه Burst آغاز می‌شود. تمام بیت‌های باقیمانده از طول BUBT با سرعت ۱۰ns تحویل داده می‌شود. [۱]

اسلاید ۸ :

DDR DRam

همانند SRam استاندارد، این حافظه نیز با FSB یا سرعت گذرگاه داده سیستم رابطه دارد. به عبارت دیگر، حافظه و گذرگاه، دستورالعمل‌ها را به‌طور همزمان اجرا می‌کنند، نه اینکه یکی از آنها مجبور باشد منتظر دیگری بماند.

بطور کلی، برای هماهنگ کردن ابزارهای منطقی انتقال داده‌ها باید در لبه یک کلاک انجام شود. زمانی که پاس کلاک بین ۰،۱ نوسان می‌کند، داده‌ها باید در لبه صعودی یا در لبه نزولی منتقل شوند. DDR DRam به این ترتیب کار می‌کند که این امکان را بوجود می‌آورد تا عملکرد خروجی بر روی تراشه‌ها در هر دو لبه صعودی و نزولی سیگنال انجام شود. به این ترتیب، فرکانس کلاک بدون افزایش در فرکانس عملی، دو برابر می‌شود، یعنی با دو برابر کردن سرعت گذرگاه، برای انعکاس نرخ داده، دابل آن محاسبه می‌شود.

اسلاید ۹ :

ارتقاء حافظه

حافظه، اخیراً در کنار ارزانتر شدن، پیچیده‌تر می‌شود. غالباً ماژول به عنوان یک «کل» دارای یک شمار متعلقه است و تراشه‌های حافظه نصب شده بر روی این ماژول، نیز دارای شماره قطعه متفاوتی هستند. تراشه‌ها نیز از ۲ یا ۳ خط نوشته بر روی خود هستند که شامل شماره قطعه سرعت و کد تاریخ می‌شود. اکثر شماره‌های قطعه با یک اختصار ۲ یا ۳ کارکتری شروع می‌شوند که شناسه تولید کننده آن هستند. برای مثال،

HM برای هیتاچی، MBM برای میتسویشی، MT برای میکرون تکنولوژی. اعدادی که پس از آن می‌آیند، پیکربندی تراشه‌های حافظه را شرح می‌دهند. مثلاً HM514400 یک پیکربندی ۱M*4 است.

پس از شماره قطعه، معمولاً یکی از کارکترهای A, B, C, D قرار دارد که تولیدکنندگان از آن برای نمایش بازبینی حافظه استفاده می‌کنند. در این حال، A قدیمی‌ترین و D جدیدترین است.

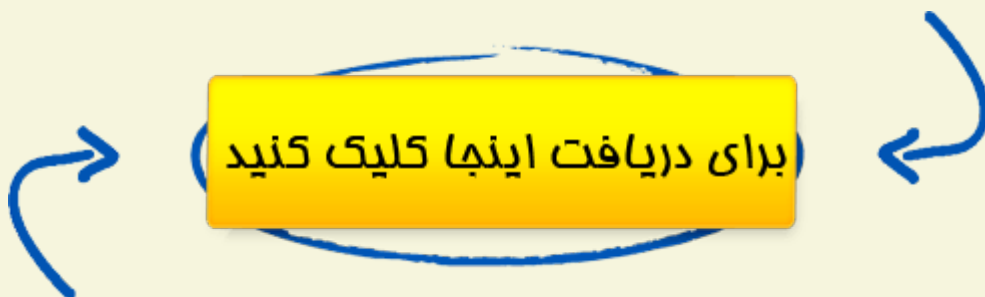
در بسیاری از موارد، یک کارکتر دیگر نیز وجود دارد که نوع بسته‌بندی حافظه را نشان می‌دهد، برای مثال، HM514400MS بیانگر بسته‌بندی نوع SOY است.

اسلاید ۱۰ :

سرعت حافظه یکی از جنبه‌های مهم هویت آن است. یک تراشه ۷۰MS را می‌توان در انتهای شماره قطعه آن شناسایی کرد. گاهی اوقات یکم خط در پشت سرعت یا سرعت در خط بعدی و یا قبلی نوشته می‌شود. بر روی اکثر تراشه‌ها، یک تاریخ در بالا و یا زیر شماره قطعه چاپ است که نشانگر تاریخ تولید تراشه است که بر حسب سال و ماه است، مثل ۹۴۳۸ برای هفته ۳۸ و سال ۱۹۹۴، اگر سوکتی خالی نباشد، باید برای ارتقاء حافظه، ماژول‌های حافظه موجود را با ماژول‌های با ظرفیت بیشتر جایگزین کرد و باید حافظه‌ها همه از یک نوع باشند و با حافظه‌های قدیمی انطباق داشته باشند.

فرمت فیزیکی: باید بدانیم که چند پایه‌ای را می‌پذیرد. در هنگام نصب، یک مجموعه از سیم‌ها اطمینان از شباهت آنها و اینکه ظرفیت یکسانی دارند، مهم است.

توازن یا نامتوازن: حافظه Parity دارای ۱۲، ۹، ۶، ۳ یا ۱۸ تراشه بر روی هر سیم است، در حالیکه، حافظه non-parity، ۸، ۴، ۲ یا ۱۸ تراشه دارد.



مقالات مرتبط

- [دانلود پاورپونت ژن](#)
- [دانلود پاورپونت ژلاتین ماهی](#)
- [دانلود پاورپونت: هژگورات چغازنیل](#)

از این سایت‌ها نیز دیدن نمایید

- [ترنس لاین ، مرجع مقالات تخصصی فارسی ایران](#)
- [گت پیر ، منبع مقالات انگلیسی و فارسی](#)
- [دانش‌رسان ، بیش از 1.5 میلیون مقاله فارسی](#)